

Министерство науки и высшего образования РФ
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Национальный исследовательский университет «МЭИ»

Направление подготовки/специальность: 11.03.01 Радиотехника

Наименование образовательной программы: Радиотехнические средства передачи, приема и обработки сигналов

Уровень образования: высшее образование - бакалавриат

Форма обучения: Очная

Рабочая программа дисциплины
ЦИФРОВАЯ И МИКРОПРОЦЕССОРНАЯ ТЕХНИКА

Блок:	Блок 1 «Дисциплины (модули)»
Часть образовательной программы:	Обязательная
№ дисциплины по учебному плану:	Б1.О.29
Трудоемкость в зачетных единицах:	7 семестр - 4;
Часов (всего) по учебному плану:	144 часа
Лекции	7 семестр - 16 часов;
Практические занятия	7 семестр - 16 часов;
Лабораторные работы	7 семестр - 16 часов;
Консультации	7 семестр - 2 часа;
Самостоятельная работа	7 семестр - 93,5 часа;
в том числе на КП/КР	не предусмотрено учебным планом
Иная контактная работа	проводится в рамках часов аудиторных занятий
включая: Контрольная работа Программирование (код)	
Промежуточная аттестация:	
Экзамен	7 семестр - 0,5 часа;

Москва 2025

ПРОГРАММУ СОСТАВИЛ:

Преподаватель

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Щукин А.В.
	Идентификатор	R191e9d66-ShchukinAV-13fb24a1

А.В. Щукин

СОГЛАСОВАНО:

Руководитель
образовательной
программы

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Остапенков П.С.
	Идентификатор	R6356f55c-OstapenkovPS-854af18

П.С. Остапенков

Заведующий выпускающей
кафедрой

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Остапенков П.С.
	Идентификатор	R6356f55c-OstapenkovPS-854af18

П.С. Остапенков

1. ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Цель освоения дисциплины: Цель освоения дисциплины состоит в изучении базовых принципов построения цифровых устройств, архитектур процессоров и микроконтроллеров; основных характеристик цифровых устройств; особенностей проектирования программ для устройств цифровой обработки сигналов с использованием языков программирования низкого уровня..

Задачи дисциплины

- изучение базовых принципов построения цифровых устройств;
- изучение особенностей реализации архитектур процессоров и микроконтроллеров;
- приобретение навыков проектирования программ в специализированных САПР для устройств цифровой обработки сигналов на основе микроконтроллеров;
- построение вычислительных алгоритмов для решения задач формирования и обработки сигналов.

Формируемые у обучающегося **компетенции** и запланированные **результаты обучения** по дисциплине, соотнесенные с **индикаторами достижения компетенций**:

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Запланированные результаты обучения
ОПК-1 Способен использовать положения, законы и методы естественных наук и математики для решения задач инженерной деятельности, связанных с разработкой и проектированием радиотехнических устройств	ИД-3 _{ОПК-1} Применяет общеинженерные знания в инженерной деятельности для анализа и проектирования радиоэлектронных устройств и систем	знать: - принципы организации и функционирования цифровых устройств, микропроцессоров, микроконтроллеров и микропроцессорных систем (МПС), формат ассемблерной команды МК(МП), особенности работы с системой команд МК(МП). уметь: - выполнять основные арифметические и логические операции в различных системах счисления, применяемых в микропроцессорных системах.
ОПК-4 Способен понимать принципы работы современных информационных технологий и использовать их для решения задач профессиональной деятельности	ИД-2 _{ОПК-4} Использует современные информационные технологии при решении задач профессиональной деятельности	знать: - особенности разработки алгоритмов для программ на основе микроконтроллеров на языках программирования низкого уровня (Ассемблер и др.). уметь: - проводить проектирование и проверку работы программ на основе последовательных интерфейсов обмена данными МК (МП) с использованием специализированных аппаратных и программных средств; - проводить проектирование и отладку программ на основе периферийных устройств МК, с использованием языков программирования низкого

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Запланированные результаты обучения
		уровня (Ассемблер и др.) в специальных САПР.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ ВО

Дисциплина относится к основной профессиональной образовательной программе Радиотехнические средства передачи, приема и обработки сигналов (далее – ОПОП), направления подготовки 11.03.01 Радиотехника, уровень образования: высшее образование - бакалавриат.

Требования к входным знаниям и умениям:

- знать основы теории и обработки дискретных сигналов
- знать принципы действия цифровых логических устройств
- знать основы теории построения алгоритмов;
- уметь проводить логический синтез цифровых устройств с заданными параметрами
- уметь проводить анализ функционирования цифровых устройств

Результаты обучения, полученные при освоении дисциплины, необходимы при выполнении выпускной квалификационной работы.

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

3.1 Структура дисциплины

Общая трудоемкость дисциплины составляет 4 зачетных единицы, 144 часа.

№ п/п	Разделы/темы дисциплины/формы промежуточной аттестации	Всего часов на раздел	Семестр	Распределение трудоемкости раздела (в часах) по видам учебной работы										Содержание самостоятельной работы/ методические указания
				Контактная работа							СР			
				Лек	Лаб	Пр	Консультация		ИКР		ПА	Работа в семестре	Подготовка к аттестации /контроль	
КПР	ГК	ИККП	ТК											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	Общие сведения о цифровых устройствах, форматы представления чисел в цифровых устройствах. Операции над числами в различных системах счисления	22	7	4	4	4	-	-	-	-	-	10	-	<p><u>Подготовка к текущему контролю:</u> Защита лабораторной работы №1. Повторение материала по разделу "Общие принципы построения микропроцессорных систем. Особенности архитектуры микроконтроллеров и микропроцессоров. Основы проектирования устройств на 8-ми разрядных микроконтроллерах, организация циклов и обработка массивов данных"</p> <p><u>Подготовка к лабораторной работе:</u> Тема лабораторной работы №1 - Структура микроконтроллера PIC18F2520. Особенности программирования и отладки. Отладка простейших программ на языке Ассемблер на основе примеров. Для выполнения лабораторной работы студенту необходимо предварительно изучить материал по теме лабораторной работы, выполнить задания по подготовке к выполнению лабораторной работы, ответить на контрольные вопросы. Лабораторная работа выполняется на компьютере с использованием САПР MPLAB.</p> <p><u>Подготовка к практическим занятиям:</u> Тема практического занятия №1 - Основы вычислительной арифметики. Арифметические и логические операции с числами в различных системах счисления.</p>
1.1	Общие сведения о цифровых устройствах, формат представления чисел в цифровых устройствах.	11		2	2	2	-	-	-	-	-	5	-	
1.2	Операции над числами в различных системах счисления	11		2	2	2	-	-	-	-	-	5	-	

														<p>Операции над числами в формате с фиксированной точкой. Масштабирование</p> <p><u>Подготовка к контрольной работе:</u> Повторение материала по разделу "Общие сведения о цифровых устройствах, формат представления чисел в цифровых устройствах. Представление чисел в цифровых устройствах. Операции над числами в различных системах счисления."</p> <p><u>Подготовка к практическим занятиям:</u> Тема практического занятия №2 - Операции над числами в формате с плавающей точкой. Особенности работы с числами в МП (МК), использование операций сдвига, операции над числами в двоично-десятичном коде.</p> <p><u>Самостоятельное изучение теоретического материала:</u> Изучение дополнительного материала по разделу "Общие сведения о цифровых устройствах, формат представления чисел в цифровых устройствах. Представление чисел в цифровых устройствах. Операции над числами в различных системах счисления."</p> <p><u>Изучение материалов литературных источников:</u> [4], 4-29 [8], 27-48</p>
2	Современные микроконтроллеры и микропроцессоры, особенности архитектуры и программирования	22	4	4	4	-	-	-	-	-	10	-	<p><u>Подготовка к текущему контролю:</u> Защита лабораторной работы №2. Повторение материала по разделу "Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров"</p>	
2.1	Принципы построения современных микроконтроллеров и микропроцессоров	11	2	2	2	-	-	-	-	-	5	-		
2.2	Особенности архитектуры и	11	2	2	2	-	-	-	-	-	5	-	<p><u>Подготовка к лабораторной работе:</u> Тема лабораторной работы №2 - Программная</p>	

	<p>программирования МП,МК</p>																		<p>настройка режимов работы МК. Проектирование алгоритмов цифровой обработки сигналов, отладка программ по обработке массивов данных. Для выполнения лабораторной работы студенту необходимо предварительно изучить материал по теме лабораторной работы, выполнить задания по подготовке к выполнению лабораторной работы, ответить на контрольные вопросы. Лабораторная работа выполняется на компьютере с использованием САПР MPLAB. <u>Подготовка домашнего задания:</u> Подготовка домашнего задания направлена на отработку умений решения профессиональных задач. Домашнее задание выдается студентам по изученному в разделе "Общие принципы построения микропроцессорных систем. Особенности архитектуры микроконтроллеров и микропроцессоров. Основы проектирования устройств на 8-ми разрядных микроконтроллерах, организация циклов и обработка массивов данных" материалу. Дополнительно студенту необходимо изучить литературу и разобрать примеры выполнения подобных заданий. Проверка домашнего задания проводится по представленным письменным работам. <u>Подготовка к практическим занятиям:</u> Тема практического занятия №2 (продолжение) - Операции над числами в формате с плавающей точкой. Особенности работы с числами в МП (МК), использование операций сдвига, операции над числами в двоично-десятичном коде. <u>Подготовка к практическим занятиям:</u> Тема практического занятия №3 - Принципы проектирования систем на базе МП (МК). Изучение системы команд</p>
--	-----------------------------------	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--

													<p>микроконтроллера, работа с массивами данных в ОЗУ</p> <p><u>Самостоятельное изучение теоретического материала:</u> Изучение дополнительного материала по разделу "Общие принципы построения микропроцессорных систем. Особенности архитектуры микроконтроллеров и микропроцессоров. Основы проектирования устройств на 8-ми разрядных микроконтроллерах, организация циклов и обработка массивов данных"</p> <p><u>Изучение материалов литературных источников:</u></p> <p>[4], 30-57 [8], 78-102</p>
3	Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров.	32	4	4	4	-	-	-	-	-	20	-	<p><u>Подготовка к текущему контролю:</u> Защита лабораторной работы №3. Повторение материала по разделу "Применение периферийных и вспомогательных интегральных устройств, применяемых при построении МПС. Основы работы с периферийными устройствами. Понятие и обработка прерываний в микроконтроллерах. Производительность и быстродействие цифровых устройств, организация и особенности архитектуры"</p> <p><u>Подготовка к лабораторной работе:</u> Тема лабораторной работы №3 - Проектирование и отладка программ ввода-вывода данных с использованием последовательного интерфейса</p>
3.1	Микропроцессоры и микроконтроллеры, особенности архитектуры и конфигурирования	16	2	2	2	-	-	-	-	-	10	-	<p><u>Подготовка к практическим занятиям:</u> Тема практического занятия №5 - Понятие конфигурирования МП (МК). Настройка осциллятора. Организация циклов и задержек работы МП (МК)</p>
3.2	Периферийные устройства микроконтроллеров и	16	2	2	2	-	-	-	-	-	10	-	<p><u>Подготовка к практическим занятиям:</u> Тема практического занятия №4 - Изучение</p>

	микропроцессоров, особенности конфигурирования												<p>системы команд микроконтроллера (продолжение). Особенности разработки алгоритмов программ для МП (МК). Работа с портами ввода-вывода</p> <p><u>Самостоятельное изучение теоретического материала:</u> Изучение дополнительного материала по разделу "Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров"</p> <p><u>Подготовка домашнего задания:</u> Подготовка домашнего задания направлена на отработку умений решения профессиональных задач. Домашнее задание выдается студентам по изученному в разделе "Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров" материалу. Дополнительно студенту необходимо изучить литературу и разобрать примеры выполнения подобных заданий. Проверка домашнего задания проводится по представленным письменным работам.</p> <p><u>Изучение материалов литературных источников:</u></p> <p>[2], 4-22 [3], 5-19 [6], 4-34</p>
4	Применение периферийных и вспомогательных	32		4	4	4	-	-	-	-	20	-	<p><u>Подготовка к лабораторной работе:</u> Тема лабораторной работы №4 - Проектирование и отладка программ с использованием</p>

													<p>в МП (МК)</p> <p><u>Подготовка к текущему контролю:</u> Защита лабораторной работы №4. Повторение материала по разделу "Применение периферийных и вспомогательных интегральных устройств, применяемых при построении МПС. Основы работы с периферийными устройствами. Понятие и обработка прерываний в микроконтроллерах. Производительность и быстродействие цифровых устройств, организация и особенности архитектуры"</p> <p><u>Подготовка к практическим занятиям:</u> Тема практического занятия №7 - Изучение последовательных интерфейсов обмена данными на примере интерфейса UART. Особенности конфигурирования и настройки</p> <p><u>Изучение материалов литературных источников:</u></p> <p>[1], 196-218 [2], 23-53 [3], 20-52 [5], 5-26 [7], 4-52</p>
	Экзамен	36.0	-	-	-	-	2	-	-	0.5	-	33.5	
	Всего за семестр	144.0	16	16	16	-	2	-	-	0.5	60	33.5	
	Итого за семестр	144.0	16	16	16		2		-	0.5		93.5	

Примечание: Лек – лекции; Лаб – лабораторные работы; Пр – практические занятия; КПП – аудиторные консультации по курсовым проектам/работам; ИККП – индивидуальные консультации по курсовым проектам/работам; ГК- групповые консультации по разделам дисциплины; СР – самостоятельная работа студента; ИКР – иная контактная работа; ТК – текущий контроль; ПА – промежуточная аттестация

3.2 Краткое содержание разделов

1. Общие сведения о цифровых устройствах, форматы представления чисел в цифровых устройствах. Операции над числами в различных системах счисления

1.1. Общие сведения о цифровых устройствах, формат представления чисел в цифровых устройствах.

Микропроцес-сорные системы (МПС) основные понятия. Классификация цифровых устройств (ЦУ). Понятие системы счисления. Формы представления чисел в цифровых системах (ЦС): с фиксированной и с плавающей точкой, представление целых и дробных чисел. Погрешности представления чисел в ЭВМ. Основы вычислительной арифметики. Операции над числами с фиксированной точкой..

1.2. Операции над числами в различных системах счисления

Масштабирование. Формат представления чисел с плавающей точкой. Операции над числами с плавающей точкой. Основные арифметические и логические операции в различных системах счисления, применяемых в цифровых устройствах и микропроцессорных системах. Реализация операций умножения и деления с помощью операции сдвигов. Арифметический и логический сдвиги. Двоично-десятичное представление чисел..

2. Современные микроконтроллеры и микропроцессоры, особенности архитектуры и программирования

2.1. Принципы построения современных микроконтроллеров и микропроцессоров

Основы построения микропроцессорных систем. Обобщенная микропроцессорная система: основные принципы построения, иерархия набора операций. Обобщенная структурная схема микропроцессора (МП). Различные архитектуры МП. Назначение основных блоков архитектуры МП ядра. Аккумулятор и регистры общего назначения, регистры специального назначения. Понятие свехоперативного запоминающего устройства (СОЗУ) и его назначение. Понятие флага. Назначение и содержание регистра флагов в МП и микроконтроллерах (МК). Арифметическо-логическое устройство. Мультиплексирование шин. Управление памятью и внешними устройствами..

2.2. Особенности архитектуры и программирования МП,МК

Понятие и организация интерфейса. Типы обмена информацией (внутрисистемные пересылки): программный обмен, обмен по прерыванию, обмен с прямым доступом к памяти. Управляющие сигналы и организация различных типов обмена информацией. Стековая память, организация и назначение. Способы обращения к внешним устройствам..

3. Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров.

3.1. Микропроцессоры и микроконтроллеры, особенности архитектуры и конфигурирования

Архитектура однокристалльных микроконтроллеров (МК), обобщенная структурная схема. Понятие аппаратной и программой моделей МК.. Организация памяти МК, внутренняя память программ и данных, организация адресного пространства. Организация стека. Схема синхронизации, программная настройка тактовой частоты. Понятие командного и машинного циклов. Понятие прерываний и особенности их обработки в МК и МП.

Организация интерфейсов ввода-вывода: параллельные порты, квазидвунаправленные порты с программной настройкой отдельных линий на ввод или вывод, особенности схмотехники одного из разрядов порта. Описание системы команд МК. Структура и формат ассемблерной команды МК. Код операции и машинные коды команд. Машинно-ориентированный язык Ассемблер. Ассемблерная строка: формат строки, разделители, спецификаторы для указания принятой нотации данных, комментариев. Основные функциональные группы команд (на языке Ассемблер). Понятие цикла и способы его организации. Организация переходов в программе, условные и безусловные переходы. Директивы ассемблера как средства облегчения программирования и отладки программ. Ассемблер, компоновщик и отладчик программ. Общий подход к проектированию прикладных программ: задача – алгоритм – выбор языка программирования (язык низкого или высокого уровня) – трансляция – симуляция программы – исправление ошибок – трансляция – программа в машинных кодах – эмуляция – оценка результата.. Современные отладочные комплексы для микроконтроллеров. Микропроцессоры и микроконтроллеры, особенности программирования..

3.2. Периферийные устройства микроконтроллеров и микропроцессоров, особенности конфигурирования

Особенности включения, конфигурирования, настройки и отладки МК и МП (подключение генераторов, конфигурирование и настройка основных функциональных блоков, расположенных на кристалле – портов, таймеров, АЦП и т.д.). Конфигурирование периферийных устройств на примере таймеров МК. Система прерываний МК, особенности обработки прерываний в МК..

4. Применение периферийных и вспомогательных интегральных устройств в МПС

4.1. Применение последовательных и параллельных интерфейсов в МПС.

Последовательные и параллельные интерфейсы для МПС.. Примеры конфигурирования последовательных интерфейсов МК, на примере работы с последовательным интерфейсом USART..

4.2. Виды памяти, используемые в цифровых системах.

Виды памяти, используемые в цифровых системах. Запоминающие устройства (ЗУ), основные параметры. Понятия оперативного запоминающего устройства (ОЗУ) и постоянного запоминающего устройства (ПЗУ). Масочные ПЗУ, программируемое ПЗУ (ППЗУ), перепрограммируемое (РПЗУ). Области применения. Управляющие сигналы. ОЗУ – принципы хранения информации, основные характеристики и параметры работы. Отличия статического ОЗУ и динамического ОЗУ. Понятие и назначение СОЗУ. Функциональные схемы организации ОЗУ. Подключение схем памяти, согласование протоколов. Флэш-память - принцип действия, структуры флеш-памяти, области применения. Флэш-память в качестве ПЗУ МК..

4.3. Производительность и быстродействие цифровых устройств.

Производительность и быстродействие цифровых устройств. Сравнение цифровых устройств по производительности. Способы повышения быстродействия и производительности цифровых устройств. Особенности архитектуры высокопроизводительных процессоров. Отличия RISC и CISC архитектур микропроцессоров. Общие сведения о сигнальных процессорах, многоядерных процессорах, “системах на кристалле”..

3.3. Темы практических занятий

1. Проектирование программ на МК (МП) для задач цифровой обработки сигналов.;
2. Изучение последовательных интерфейсов обмена данными на примере интерфейса UART. Особенности конфигурирования и настройки;
3. Изучение периферийных устройств на примере таймера. Организация задержек в МК (МП) на основе таймера. Организация прерываний в МК (МП).;
4. Понятие конфигурирования микроконтроллера (микропроцессора). Настройка осциллятора. Организация циклов, особенности работы МК (МП) в “реальном времени”;
5. Принципы проектирования программ на языке Ассемблер для МК (МП). Изучение системы команд микроконтроллера. Работа с портами ввода-вывода;
6. Особенности разработки алгоритмов для программ на языке Ассемблер для МК (МП). Знакомство с системой команд микроконтроллера, работа с массивами данных в ОЗУ.;
7. Операции над числами в формате с плавающей точкой. Особенности работы с числами в МК (МП), использование операций сдвига, операции над числами в двоично-десятичном коде.;
8. Основы вычислительной арифметики. Арифметические и логические операции с числами в различных системах счисления. Операции над числами в формате с фиксированной точкой. Масштабирование..

3.4. Темы лабораторных работ

1. Проектирование и отладка программ с использованием прерываний от периферийных устройств МК;
2. Проектирование и отладка программ с использованием последовательных интерфейсов обмена данными на примере интерфейса (USART);
3. Структура и система команд МК PIC18F2520. Особенности проектирования программ на языке Ассемблер;
4. Проектирование алгоритмов цифровой обработки сигналов, отладка программ по формированию и обработке массивов данных.

3.5 Консультации

Групповые консультации по разделам дисциплины (ГК)

1. Обсуждение материалов по вопросам раздела "Общие сведения о цифровых устройствах, формат представления чисел в цифровых устройствах. Представление чисел в цифровых устройствах. Операции над числами в различных системах счисления."
2. Обсуждение заданий разделу "Общие принципы построения микропроцессорных систем. Особенности архитектуры микроконтроллеров и микропроцессоров. Основы проектирования устройств на 8-ми разрядных микроконтроллерах, организация циклов и обработка массивов данных."
3. Обсуждение заданий разделу "Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров."
4. Обсуждение заданий разделу "Применение периферийных и вспомогательных интегральных устройств, применяемых при построении МПС. Основы работы с периферийными устройствами. Понятие и обработка прерываний в

микроконтроллерах. Производительность и быстродействие цифровых устройств, организация и особенности архитектуры."

Текущий контроль (ТК)

1. Консультации направлены на обсуждение выполнения индивидуальных заданий по разделу "Общие сведения о цифровых устройствах, формат представления чисел в цифровых устройствах. Представление чисел в цифровых устройствах. Операции над числами в различных системах счисления."
2. Консультации направлены на обсуждение выполнения индивидуальных заданий для выполнения контрольных мероприятий по разделу "Общие принципы построения микропроцессорных систем. Особенности архитектуры микроконтроллеров и микропроцессоров. Основы проектирования устройств на 8-ми разрядных микроконтроллерах, организация циклов и обработка массивов данных."
3. Консультации направлены на обсуждение выполнения индивидуальных заданий для выполнения контрольных мероприятий по разделу "Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров."
4. Консультации направлены на обсуждение выполнения индивидуальных заданий для выполнения контрольных мероприятий по разделу "Применение периферийных и вспомогательных интегральных устройств, применяемых при построении МПС. Основы работы с периферийными устройствами. Понятие и обработка прерываний в микроконтроллерах. Производительность и быстродействие цифровых устройств, организация и особенности архитектуры."

3.6 Тематика курсовых проектов/курсовых работ

Курсовой проект/ работа не предусмотрены

3.7. Соответствие разделов дисциплины и формируемых в них компетенций

Запланированные результаты обучения по дисциплине (в соответствии с разделом 1)	Коды индикаторов	Номер раздела дисциплины (в соответствии с п.3.1)				Оценочное средство (тип и наименование)
		1	2	3	4	
Знать:						
принципы организации и функционирования цифровых устройств, микропроцессоров, микроконтроллеров и микропроцессорных систем (МПС), формат ассемблерной команды МК(МП), особенности работы с системой команд МК(МП)	ИД-3ОПК-1	+				Программирование (код)/Лабораторная работа №1 Программирование (код)/Лабораторная работа №2
особенности разработки алгоритмов для программ на основе микроконтроллеров на языках программирования низкого уровня (Ассемблер и др.)	ИД-2ОПК-4		+	+		Контрольная работа/Контрольная работа №1 Программирование (код)/Лабораторная работа №2
Уметь:						
выполнять основные арифметические и логические операции в различных системах счисления, применяемых в микропроцессорных системах	ИД-3ОПК-1	+		+		Контрольная работа/Контрольная работа №1 Программирование (код)/Лабораторная работа №1
проводить проектирование и отладку программ на основе периферийных устройств МК, с использованием языков программирования низкого уровня (Ассемблер и др.) в специальных САПР	ИД-2ОПК-4			+	+	Программирование (код)/Лабораторная работа №3
проводить проектирование и проверку работы программ на основе последовательных интерфейсов обмена данными МК (МП) с	ИД-2ОПК-4			+	+	Программирование (код)/Лабораторная работа

использованием специализированных аппаратных и программных средств						№4
--	--	--	--	--	--	----

4. КОМПЕТЕНТНОСТНО-ОРИЕНТИРОВАННЫЕ ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ КОНТРОЛЯ ОСВОЕНИЯ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (ТЕКУЩИЙ КОНТРОЛЬ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНАЯ АТТЕСТАЦИЯ ПО ДИСЦИПЛИНЕ)

4.1. Текущий контроль успеваемости

7 семестр

Форма реализации: Защита задания

1. Лабораторная работа №1 (Программирование (код))
2. Лабораторная работа №2 (Программирование (код))
3. Лабораторная работа №3 (Программирование (код))
4. Лабораторная работа №4 (Программирование (код))

Форма реализации: Письменная работа

1. Контрольная работа №1 (Контрольная работа)

Балльно-рейтинговая структура дисциплины является приложением А.

4.2 Промежуточная аттестация по дисциплине

Экзамен (Семестр №7)

Оценка за освоение дисциплины определяется на основании семестровой и экзаменационной составляющих в соответствии с «Положением о балльно-рейтинговой системе для студентов НИУ «МЭИ» (БАРС).

В диплом выставляется оценка за 7 семестр.

Примечание: Оценочные материалы по дисциплине приведены в фонде оценочных материалов ОПОП.

5. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

5.1 Печатные и электронные издания:

1. Н. И. Заец- "Радиолюбительские конструкции на PIC-микроконтроллерах", Издательство: "СОЛОН-ПРЕСС", Москва, 2011 - (238 с.)

[https://biblioclub.ru/index.php?page=book&id=227236;](https://biblioclub.ru/index.php?page=book&id=227236)

2. Остапенков, П. С. Микроконтроллеры семейства PIC18. Обзор архитектуры : учебное пособие по курсам "Методы и устройства цифровой обработки сигналов", "Цифровая и микропроцессорная техника", "Электроника и микропроцессорная техника" по направлению "Радиотехника" / П. С. Остапенков, Нац. исслед. ун-т "МЭИ". – М. : Изд-во МЭИ, 2017. – 56 с. – ISBN 978-5-7046-1813-3.

[http://elib.mpei.ru/elib/view.php?id=8927;](http://elib.mpei.ru/elib/view.php?id=8927)

3. Остапенков, П. С. Обработка прерываний от периферийных устройств в микроконтроллерах семейства PIC18 : учебное пособие по курсам "Электроника и микропроцессорная техника", "Цифровая и микропроцессорная техника", "Методы и устройства цифровой обработки сигналов" по направлению "Радиотехника" / П. С. Остапенков, В. А. Филатов, А. В. Щукин, Нац. исслед. ун-т "МЭИ" (НИУ"МЭИ"). – М. : Изд-во МЭИ, 2019. – 60 с. – ISBN 978-5-7046-2137-9.

[http://elib.mpei.ru/elib/view.php?id=10878;](http://elib.mpei.ru/elib/view.php?id=10878)

4. Остапенков, П. С. Основы микропроцессорной техники в приложении к цифровой обработке сигналов : учебное пособие по курсам "Цифровая и микропроцессорная техника", "Цифровая обработка сигналов", "Устройства обработки сигналов на программируемых

логических интегральных схемах" по направлению "Радиотехника" / П. С. Остапенков, Е. Д. Соловьев, А. В. Щукин, Нац. исслед. ун-т "МЭИ" (НИУ"МЭИ"). – Москва : Изд-во МЭИ, 2020. – 60 с. – ISBN 978-5-7046-2308-3.

<http://elibr.mpei.ru/elibr/view.php?id=11178>;

5. Остапенков, П. С. Основы применения последовательных интерфейсов обмена в микроконтроллерах семейства PIC18 : учебное пособие по курсам "Методы и устройства цифровой обработки сигналов", "Цифровая и микропроцессорная техника", "Электроника и микропроцессорная техника" по направлению "Радиотехника" / П. С. Остапенков, В. А. Филатов, А. В. Щукин, Нац. исслед. ун-т "МЭИ" (НИУ"МЭИ"). – М. : Изд-во МЭИ, 2018. – 52 с. – ISBN 978-5-7046-2024-2.

<http://elibr.mpei.ru/elibr/view.php?id=10448>;

6. Остапенков, П. С. Основы проектирования устройств на микроконтроллерах семейства PIC18 / П. С. Остапенков, А. В. Щукин, Нац. исслед. ун-т "МЭИ". – М. : Изд-во МЭИ, 2017. – 36 с.

<http://elibr.mpei.ru/elibr/view.php?id=8925>;

7. Остапенков, П. С. Полупроводниковая память для цифровых устройств : учебное пособие по курсам "Электроника и микропроцессорная техника", "Цифровые устройства и микропроцессорная техника" по направлению "Радиотехника" / П. С. Остапенков, Нац. исслед. ун-т "МЭИ" (НИУ"МЭИ"). – М. : Изд-во МЭИ, 2018. – 56 с. – ISBN 978-5-7046-2025-9.

<http://elibr.mpei.ru/elibr/view.php?id=10449>;

8. А. М. Сажнев, И. С. Тырышкин- "Цифровые устройства и микропроцессоры", Издательство: "Золотой колос", Новосибирск, 2015 - (158 с.)

<https://biblioclub.ru/index.php?page=book&id=458701>.

5.2 Лицензионное и свободно распространяемое программное обеспечение:

1. СДО "Прометей";
2. Office / Российский пакет офисных программ;
3. Windows / Операционная система семейства Linux;
4. Видеоконференции (Майнд, Сберджаз, ВК и др);
5. Acrobat Reader;
6. SmathStudio;
7. Libre Office;
8. MPLab;
9. ОС Linux.

5.3 Интернет-ресурсы, включая профессиональные базы данных и информационно-справочные системы:

1. ЭБС Лань - <https://e.lanbook.com/>
2. ЭБС "Университетская библиотека онлайн" - http://biblioclub.ru/index.php?page=main_ub_red
3. Научная электронная библиотека - <https://elibrary.ru/>
4. Национальная электронная библиотека - <https://rusneb.ru/>
5. ЭБС "Консультант студента" - <http://www.studentlibrary.ru/>
6. База данных IEL издательства IEEE (Institute of Electrical and Electronics Engineers, Inc.) - <https://ieeexplore.ieee.org/Xplore/home.jsp?reload=true>
7. Электронная библиотека МЭИ (ЭБ МЭИ) - <http://elibr.mpei.ru/login.php>

6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Тип помещения	Номер аудитории, наименование	Оснащение
---------------	-------------------------------	-----------

Учебные аудитории для проведения лекционных занятий и текущего контроля	Ж-120, Машинный зал ИВЦ	сервер, кондиционер
	А-400, Учебная аудитория "А"	парта, стул, доска меловая, экран интерактивный, колонки звуковые, мультимедийный проектор, доска маркерная, компьютер персональный
Учебные аудитории для проведения практических занятий, КР и КП	Е-420/4, Компьютерно-вычислительная лаборатория	стол преподавателя, стол, стул, шкаф, вешалка для одежды, доска маркерная, компьютер персональный
	Е-420/6, Компьютерный класс	стол преподавателя, стол, стул, шкаф, вешалка для одежды, доска маркерная, компьютер персональный
	Ж-120, Машинный зал ИВЦ	сервер, кондиционер
Учебные аудитории для проведения лабораторных занятий	Е-420/4, Компьютерно-вычислительная лаборатория	стол преподавателя, стол, стул, шкаф, вешалка для одежды, доска маркерная, компьютер персональный
	Е-420/6, Компьютерный класс	стол преподавателя, стол, стул, шкаф, вешалка для одежды, доска маркерная, компьютер персональный
Учебные аудитории для проведения промежуточной аттестации	Е-704/11, Учебная лаборатория РПУ каф. "Форс"	стол преподавателя, стол, стул, шкаф, вешалка для одежды, доска меловая, лабораторный стенд, оборудование специализированное, телевизор, учебно-наглядное пособие
Помещения для самостоятельной работы	НТБ-303, Лекционная аудитория	стол компьютерный, стул, стол письменный, вешалка для одежды, компьютерная сеть с выходом в Интернет, компьютер персональный, принтер, кондиционер
Помещения для консультирования	Е-420/7, Лаборатория М-видео	стол преподавателя, стол, стул, шкаф, вешалка для одежды, доска маркерная, телевизор
Помещения для хранения оборудования и учебного инвентаря	Е-704/14, Помещение каф. "ФОРС"	оборудование для экспериментов, запасные комплектующие для оборудования

БАЛЛЬНО-РЕЙТИНГОВАЯ СТРУКТУРА ДИСЦИПЛИНЫ

Цифровая и микропроцессорная техника

(название дисциплины)

7 семестр

Перечень контрольных мероприятий текущего контроля успеваемости по дисциплине:

- КМ-1 Контрольная работа №1 (Контрольная работа)
 КМ-2 Лабораторная работа №1 (Программирование (код))
 КМ-3 Лабораторная работа №2 (Программирование (код))
 КМ-4 Лабораторная работа №3 (Программирование (код))
 КМ-5 Лабораторная работа №4 (Программирование (код))

Вид промежуточной аттестации – Экзамен.

Номер раздела	Раздел дисциплины	Индекс КМ:	КМ-1	КМ-2	КМ-3	КМ-4	КМ-5
		Неделя КМ:	5	6	8	12	15
1	Общие сведения о цифровых устройствах, форматы представления чисел в цифровых устройствах. Операции над числами в различных системах счисления						
1.1	Общие сведения о цифровых устройствах, формат представления чисел в цифровых устройствах.		+	+	+		
1.2	Операции над числами в различных системах счисления		+	+	+		
2	Современные микроконтроллеры и микропроцессоры, особенности архитектуры и программирования						
2.1	Принципы построения современных микроконтроллеров и микропроцессоров		+		+		
2.2	Особенности архитектуры и программирования МП,МК		+		+		
3	Микропроцессоры и микроконтроллеры, особенности архитектуры и программирования. Разработка алгоритмов и проектирование программ на языке Ассемблер. Организация обмена данными. Основы конфигурирования цифровых устройств и микроконтроллеров.						
3.1	Микропроцессоры и микроконтроллеры, особенности архитектуры и конфигурирования		+	+	+		+
3.2	Периферийные устройства микроконтроллеров и микропроцессоров, особенности конфигурирования		+	+		+	+
4	Применение периферийных и вспомогательных интегральных устройств в МПС						
4.1	Применение последовательных и параллельных интерфейсов в МПС.					+	+

4.2	Виды памяти, используемые в цифровых системах.				+	+
4.3	Производительность и быстродействие цифровых устройств.				+	+
Вес КМ, %:		10	15	25	25	25